

# DVRリファレンスシステム

MPEG2エンコーダとMPEG2デコーダを搭載し、ビデオ/オーディオ信号を圧縮・伸張してハードディスクに記録できます。さらに、記録/再生を同時に行ったり、タイムシフト再生が可能です。

## 概要

MPEG2エンコーダ (MB86390A) とMPEG2デコーダ (MB86373Z) を使い、ビデオ/オーディオ信号を圧縮・伸張します。また、圧縮されたMPEGストリームをハードディスクに記録することが可能です。さらに、従来のアナログVCRでは実現できなかった、ハードディスクの記録の特長を活かした、タイムシフト再生が可能です。

当社のMPEG2エンコーダ/デコーダをご検討されるお客様へ、リファレンスシステムとしてハード、ソフトをご提供することができます。

## 特長

- MPEG2エンコーダ (MB86390A) を搭載
- MPEG2デコーダ (MB86373Z) を搭載
- 27Gバイトハードディスクドライブ搭載 (追加搭載可)
- MPEG2/MPEG1ストリームをハードディスクに記録
- ファイルシステム搭載
- 記録と再生の同時動作可能  
(異なるファイルの記録/再生, 同じファイルの記録/再生が可能)
- 特殊再生に対応

## ブロック構成

図1にブロック図を示します。

- MPEGエンコーダブロック MB86390A : 1チップ MPEG2エンコーダLSI  
オーディオ (MPEGオーディオ) とビデオ (MPEG1/2), システムエンコーダを1チップに搭載したシステムLSIです。入力されたビデオ/オーディオ信号を圧縮し、MPEGストリームを生成します。
- MPEGデコーダブロック MB86373Z : 1チップ MPEG2デコーダLSI  
オーディオ (MPEGオーディオ) とビデオ (MPEG1/2), システ



写真1 外観

ムデコーダを1チップに搭載したシステムLSIです。入力されたストリームを伸長し、ビデオ/オーディオ信号を生成します。

●IDEブロック FPGA

MPEGエンコーダで生成されたストリームや、MPEGデコーダで復号化するためのストリームをハードディスクへ記録/読み出すためのブロックです。エンコーダ系、デコーダ系のそれぞれのDMA (Direct Memory Access) 機能を搭載しています。

●制御ブロック MB91107 : 32ビット Risc CPU

システム (ボード全体) の制御を行います。各LSIの制御、FPGAのDMA制御も行います。

## 機能

- 再生 (Play)
- 記録 (Recording)
- 記録/再生の同時動作 (タイムシフト動作可能)
- 早送り, スロー動作
- 各種設定

図1 ブロック図

