

# 業界最大容量 8Mビットの組込みフラッシュメモリを搭載した マイクロコントローラのご紹介

0.25 μ mテクノロジーを使用した大容量の組込みフラッシュメモリです。  
デジタル民生機器などのシステムLSIへの組込みを行うことで、シス  
テムの高性能化・小型化を実現できます。

## はじめに

当社はこれまで業界に先駆けて、単一電源で1万回の消去/書換えが可能で、0.65 μ m/0.5 μ m/0.35 μ mのテクノロジーを使用した組込みフラッシュメモリ内蔵のマイクロコントローラを数多く開発し出荷してきました。そしてこのたび新たに、0.25 μ mテクノロジーを使用した組込みフラッシュメモリ技術をラインアップに加え、業界最大容量の8 Mビット フラッシュメモリを搭載したマイクロコントローラを開発しました。

図 1 に概略ブロック図を、図 2 にチップを示します。

## 特 長

- 大容量 8Mビット組込みフラッシュメモリ
- 動作電圧2.5V単一で読み出し/書き込み/消去が可能
- 書換え/消去回数：最小10,000回
- 自動アルゴリズム(Embedded Algorithm™)による書き込み/消去が可能
- バイト単位での書き込みが可能
- アクセスタイム：40ns
- テクノロジー：0.25 μ m

## 今後の展開

デジタル民生機器は、今後さらに高性能化・小型化の需要が増大すると思われます。当社では今後、メモリ容量ラインアップの拡充を図るとともに、さらなる先端テクノロジーに対応した組込みフラッシュメモリを開発し、容量展開・低消費電力へのご要求にお応えします。

\* Embedded AlgorithmはAdvanced Micro Device社の商標です。

図 1 概略ブロック図

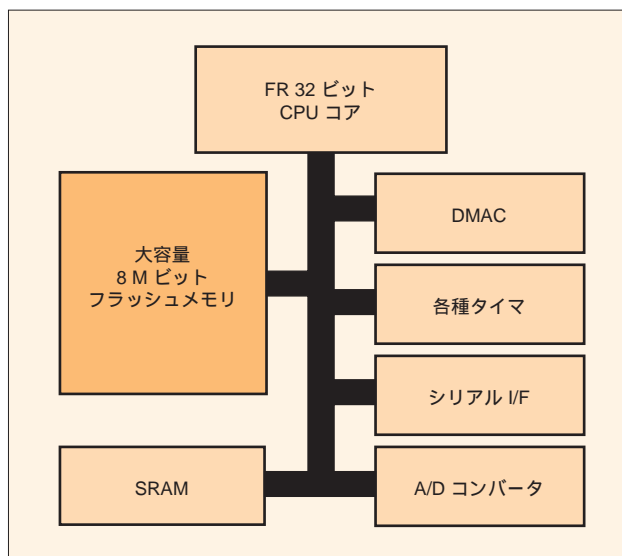


図 2 8Mビット組込みフラッシュメモリ搭載マイクロコントローラチップ

