

正誤表

F²MC-8L
8ビット・マイクロコントローラ
MB89860/850series
ハードウェアマニュアル

2001.10.29

ページ	項目	訂正内容
263	10.7節	<p>ページ終わりのチェックを以下の注意事項に訂正。</p> <p><注意事項></p> <p>本UARTではリセット後、初期化動作のために11シフトクロックの時間が必要です。マイコンは、初期化動作のためにUART設定ポーレートの速度でデータ"FF_H"のダミー送信を1度行います。この初期化動作中に、SMCレジスタにてS01端子出力の許可を設定した場合は、ダミー送信のスタートビットが出力されることとなります。したがって、S01端子出力の許可はリセット後、初期値ポーレートの12シフトクロック以降のタイミングで行う必要があります。</p> <p>本ダミー送信はリセット後のUART初期化動作時に1度のみ行われ、再度リセットしない限りダミー送信は行われません。マニュアルに記載していませんSSDレジスタの初期値は、UART初期化動作が完了した後の値となります。</p>
264	10.8節	<p>「コーディング例」の の部分を追加。</p> <p>20行目～21行目 MOV SMC,#01011011B ;パリティなし,ストップビット1,動作モード1,非同期,クロック出力許可,シリアルデータ出力許可(リセット後は,UART初期化動作のため11シフトクロック後に設定)</p> <p>24行目と25行目の間に MOV SSD,#00001000B MOV A,SSD ;送信動作を行う前に必ず行います(TDRE=1で送信可能です)。 MOV A,SIDR ;エラーフラグのクリア MOV SODR,#13H</p>