

正誤表

F²MC-8L
8ビット・マイクロコントローラ
MB89650A series
ユーザズマニュアル

2001.05.25

ページ	項目	訂正内容
13	表1.6 b 分類 A	備考欄に下記の記述を追加。 発振帰還抵抗 ・高速側 = 約 1M ・低速側 = 約10M
68	(8)	新規に(8)として<添付資料1>を追加。

<添付資料1>

(8) LCDコントローラ・ドライバの電源電圧(昇圧回路内蔵品)

LCDドライバの電源電圧は、V1端子に、外部から印加する基準電圧・内部昇圧回路でつくられます。V0～V3, C0, およびC1端子は、外部容量接続端子となります。

昇圧回路内蔵品

昇圧回路内蔵品には、昇圧回路が内蔵されています。

昇圧回路は、内蔵品を選択した場合のみ機能します。

昇圧回路

昇圧回路は、図2.2.10bのように接続することで32kHzの入力クロック(サブクロック)と基準電圧から、基準電圧×2, 基準電圧×3の電圧をつくることができます。昇圧回路はサブクロックで作動するため、サブクロックの発振が停止している状態で(サブクロックモードでのストップモード中など)では作動しません。また、1系統クロックオプションを選択することはできません。

昇圧回路を使用するには、V0～V3, C0, およびC1端子にそれぞれ図2.2.10bのようにコンデンサを接続してください。

<注意事項>

昇圧回路オプションを選択した場合は、クロック系統選択オプションを必ず2系統クロックとしてください。

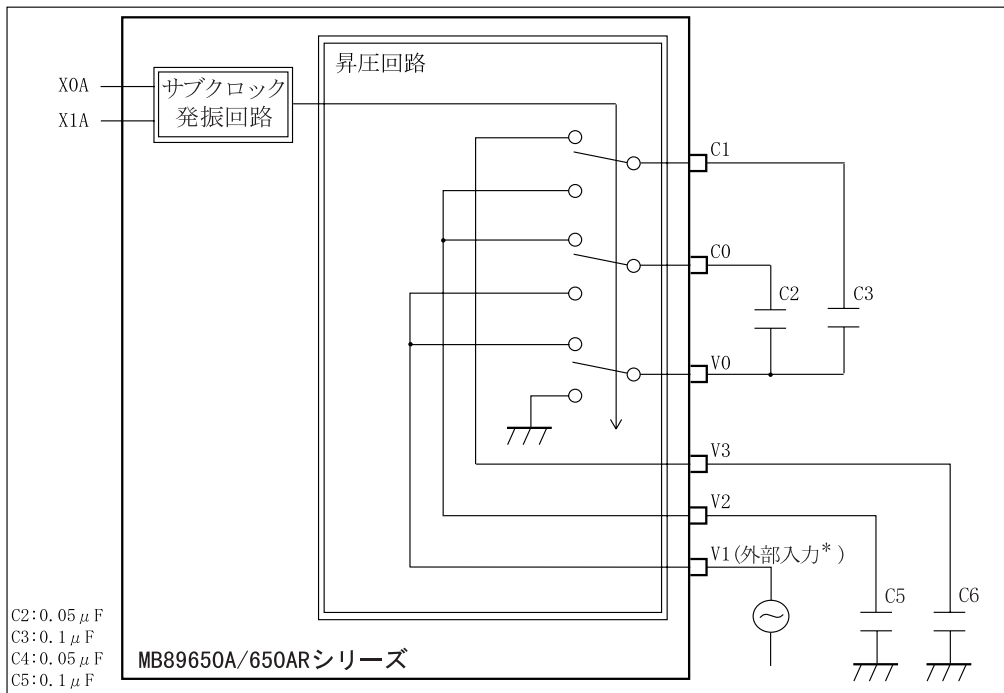


図2.2.10b 基準電圧発生回路・昇圧回路の外部接続図

<注意事項>

基準電圧をV1端子に外部から入力する大電圧値などはデータシートを参照してください。